DERWENT-ACC-NO: 1978-34026A

DERWENT ACC-NO: 1978-34026A

DERWENT-WEEK & 197819 by U. . The state of t

Dicing a Silicon water bearing a glass passivation film water beam scribing and then mechanical scribing

INVENTOR * KANEKO H MISAWA Y

PATENT-ASSIGNEE WHITACHT LTD(HITA)

PRIORITY-DATA: 1976UP-106742: (September 18-)

PATENT-FAMILY

LANGUAGE PUB-NO THE PUB-DATE LANGUAGE THANGUAGE THE STREET THE S

APPLECATION DATA

PUB-NO + : APPL-DESCREPTOR TAPPL-NOL : - : APPL-DATE

STNT-CL-CURRENT

TPC DATE

HOLES14302 20060101

ноць21/21652006010

H01171/78-20060101

ABSTRACTED PUB-NO PUB-95035050 A

BASIC-ABSTRACT:

Method: comprises bilirecting a claser beam onto the glass passivation film so as to scan along a dicing line; whereby the glass passivation film on the so droing kine is fused away so as to form a slot scribing the Si-water along the side away so as to form a slot scribing the Si-water along the side away so as to form a slot scribed line into individual Size

Best Available Copy

DERWENT-ACC-NO: 1978-34026A

Bu combining the laser beam scribing with the mechanical scribing the swafer with the glass passivation film can be easily divided into pellets without cracking, the pellets

Specifically shallow slots are first formed on a Si waferwith anglass 13. Specifically shallow slots are first formed on a Si waferwith anglass 13. Specific and state of the specific and specific and

TITLE-TERMS - DICE:SIBTCON:WAFER(BEARING GEASS PASSIVATION:FHEM:TASER(BEAM) - SCRIBE:MECHANICAL & TOTAL AND A STREET OF THE STRE

DERWENT CLASS DOS UNE UIL

CPT-CODES: 2-E09-D03C 2

19日本国特許庁

①特許出願公開

公開特許公報

昭53—33050

Int. Cl².
 H 01 L 21/78
 H 01 L 21/302

識別記号

砂日本分類 99(5) A 04 99(5) C 23 庁内整理番号 6370---57 7377---57 砂公開 昭和53年(1978) 3 月28日

発明の数 1 審査請求 未請求

(全 3. 頁)

⊗半導体素子の製造法

创特

顧 昭51-106742

ØHi ...

願 昭51(1976)9月8日

@発 明 者 金子洋

日立市幸町3丁目1番1号 株式会社日製作所日立研究所内

@発 明 者 三沢豊

日立市幸町3丁目1番1号 株式会社日立製作所日立研究所内

①出 頭 人 株式会社目立製作所

東京都千代田区丸の内一丁目5

番1号

砂代 理 人 弁理士 高橋明夫

FP01-0144 -0708-HP '08.9.12

明 細 客

発明の名称 半導体素子の製造法

特許請求の範囲・

1. 表面にガラスを付着したシリコンウェハに切断溝を形成してウェハを所望の大きさのペレットに分割をする方法において、切断部上のガラス層にレーザー光線を当てガラス層を除去すると共にウェハに投降を形成後、該海中央部を協協的方法によつて必要を深さにした後、溝に沿つてウェハを分割することを特徴とする半導体案子の製造法。

発明の詳細な説明

本発明は半導体系子の製法に係り、特にガラス によるパンシペーションを施したウエハから歩留 りよくペレットを分割できるようにした半導体累 子の製法に関する。

第1図は従来法による、サイリスタ衆子の製造プロセスを示したものである。 様成は「型シリコンウェハ1の両面より選択的に突き抜け拡散によるp型層2で、アイソレーションした後、さらに

両面全域にわたりP型層3を形成してPーN 接合部より、Jーを作る。次にPベース層6へ選択的にロエッタ層7を拡放形成する。シリコン酸化膜8は同時に形成される。サイリスタベレット作製はまず、ボトリングラフィーによつてベレット作製はまず、ボトリングラフィーによってベレットをなるののシリコン酸化膜8を除去した後、シリコン酸化膜8をでスタとして、硝酸、弗酸、酢酸からなるエンデザントにより、海9を形成する。 神9の内面には、電気泳動法により、選択的にガラス物を付着した後、高温下でガラス焼結を行ないガラスのパンシベーション膜10を被覆してPーN 接合部」、J・を保護する。この際溝9に隣接するシリコン酸化膜8上にも一部不要なガラス11が付着する。

この後、ホトリングラフィーによつで、電極形成部のシリコン酸化膜 8 を除去し、ゲート 1 2 、カソード 1 3 世 アルミニウム、アノーギ 1 4 世金の電極をそれぞれ蒸発し形成する。

以上でシリコンウェハにサイリスタペレントが 形成される。このサイリスタペレントを個別分離 し目立てるため、ダイシングによつてベレット周辺に深い切断滞15を形成した後に、ブレイキィングによつてベレットの境界部16で分割する。 このダイシング工程では切断時に切断溝15部に 欠落部17を生ずるチンピングが起るためPIN 接合部J,周辺までガラスにクランクが入り逆耐

圧の劣化が起る。このダイシングによつて起るチッピングは切断個所に11のようにガラスがある

と顕著に生じる。

また上記切断席15形成化レーザーによつてスクライブする方法を試みたが、条子特性を劣化させることなく、切断溝15を深く形成できず、切断溝15が投いために、ブレークするとき溝9から割れてしまう。

本発明の目的は上記した欠点をなくし、良好な切断ができるようにした、半導体素子の製法を提供するにある。本発明はシリコンの切断工程において上部にあるガラス層をレーザー光により除去した後、機械的に切断するようにしたものである。 第2図は本発明の実施例を示す。図中工程断面

(3)

本発明によれば半導体条子をブレタイズするダイシング工程で生するペレントのチッピングをなくし、半導体条子製作の歩留向上に効果がある。 図面の簡単な説明

第1図は従来から行なわれている半導体素子の 製作工程の断面図である。第2図は本発明による 半導体案子の製作工程の断面図である。第3図は 本発明の応用例である。

符号の説明.

特诺昭53--33050(2)

3までは第1図に示した従来法と同様であり、番号1、2、3、6、7、8、9、10、11、12、13、14はn型シリコンウェハ、突き抜きP型層、P型層、Pベース層、nエミンタ層、シリコン酸化膜、溝、ガラスのバンシベーション膜、不要なガラス、ゲート電極、カソード電極、フノード電極である。

本発明ではこの後、レーザー光線をベレットの境界部に当て、不要なガラス11、ヒリコン酸化 膜かよびP型層2の一部を焼きとばし、機い溝18 を形成する。続いてこの機い溝18の中心をさら にダイシングによつて溝9よりも深く、溝18よ り狭い切断溝19を形成した後、プレイキングに よつて、切断溝19の底部20より分割する。試 料製作の結果、本法により100パーセントに近 い歩窗りを得た。

第3図は本発明の他の実施例を示すもので、前 図と異なるのは、突き抜き拡散がないまたウェハ 当りの収率を大きくするために、隣底より切断し、 サイリスタ素子の分割をしていることである。す

(4)

11,10 ガラス

15,19,22 切断海

18,21 投い牌、投い切り込み .

代理人 弁理士 高橋明夫



....





